



Communiqué de presse

Avec 7 nouveaux projets sélectionnés par le FUI, Minalogic dépasse les 120 projets financés

Grenoble, France, le 3 septembre 2009 – Minalogic, pôle de compétitivité mondial dédié aux micro et nanotechnologies et au logiciel embarqué, se réjouit de l'annonce effectuée par le gouvernement fin juillet dans le cadre du 8^{ème} appel à projets. Parmi la liste des projets retenus par le Fonds Unique Interministériel (FUI), 7 sont labellisés par le pôle Minalogic et recevront au total un financement de l'Etat et des collectivités locales de 17,4 millions d'euros.

« Les sept projets retenus sont de nouvelles pépites dans les domaines du numérique et des nanotechnologies pour l'écosystème grenoblois. Le lancement début mai du plan Nano-Innov par Valérie Pécresse a constitué un signal fort pour ces secteurs de pointe qui sont reconnus comme des technologies d'avenir pour la recherche française », explique Philippe Delorme, Président du pôle Minalogic.

5 projets dans le domaine des micro-nanotechnologies :

- Merlin

Ce projet vise à développer une technologie innovante d'actuateur¹ miniaturisé intégrant la fonctionnalité autofocus (AF) pour les appareils photos intégrés dans les terminaux mobiles.

Le porteur du projet est STMicroelectronics.

- Nanoforme

Ce projet a pour objectif de développer une solution de préservation de données garantissant une pérennité bien au-delà du millénaire. Les données de toute nature seront gravées sous forme analogique sur un support constitué d'un disque de saphir de 200 mm.

Le porteur du projet est Arnano.

- Optimyst 2

L'objectif du projet est de proposer une solution logicielle pour la simulation et l'optimisation des composants d'un module hétérogène. Par exemple : une chaîne de réception radio fréquence dans un téléphone portable, qui regroupe non seulement plusieurs circuits électroniques analogiques mais également des filtres de type acoustique et des commutateurs micromécaniques.

L'optimisation consiste à adapter la taille et la fonctionnalité des composants pour obtenir les spécifications souhaitées pour le module assemblé, en tenant compte de différents paramètres (par exemple la consommation, le prix estimé, la distance de transmission, ...).

Le porteur du projet est Raise Partner.

- Osiris : (projet colabellisé avec le pôle Solutions Communicantes Sécurisées)

Le projet Osiris a pour but de développer un procédé de nettoyage et de reconditionnement des pointes de test² à base d'ultrasons très haute fréquence et utilisant uniquement de l'eau distillée.

Ce projet a obtenu le [label Green](#)³.

Le porteur du projet est Cefrim Technologies.

- Proceed

L'ambition est de mettre au point un équipement de type pick&place⁴ avec son procédé de collage associé, adapté à l'élaboration de structures 3D de type chip-to-wafer (puces sur wafers) à haute densité. Cet équipement permettra d'améliorer la performance des circuits intégrés : augmentation du ratio performance/volume (plus de fonctions sur un circuit plus petit) et intégration hétérogène de fonctions sur un même circuit.

Le porteur du projet est SET (Smart Equipment Technology).

¹ Actuateur : Dispositif micromécanique intégré à base de polymère piézoélectrique permettant de réaliser une lentille optique à focale variable.

² Test électrique de circuits sur wafer

³ Le Label Green récompense les projets du pôle qui contribuent à réduire ou maîtriser de façon significative la consommation d'énergie et à réduire l'empreinte environnementale des produits issus de la micro-électronique

⁴ Pick&place : procédé permettant de reporter des puces sur un substrat avec une très grande précision de positionnement



MINALOGIC

l'infiniment petit, infiniment utile

2 projets dans le domaine EmSoC (logiciel embarqué sur la puce) :

- **Chapi** : (projet colabellisé avec le pôle System@tic-Paris-Région)
Le projet Chapi vise à créer une nouvelle génération de circuits programmables hautes performances, massivement parallèles, pour les applications industrielles, petites et moyennes séries. Les technologies étudiées dans le projet visent spécifiquement les marchés des systèmes embarqués et permettront de palier les freins et contraintes rencontrés par les concepteurs de systèmes intégrant des composants FPGA, ASIC ou DSP en augmentant la performance, le coût, la consommation et la flexibilité de développement.
Ce projet a obtenu le [label Green](#).
Le porteur du projet est Kalray.

- **IVP**
Le but du projet IVP est de créer une technologie de rupture en éliminant la programmation manuelle pour la création du programme d'inspection avec une qualité de détection de défauts inégalée. Ce projet répond au besoin des fabricants de cartes électroniques qui cherchent des équipements dont la programmation est rapide et accessible à des opérateurs peu formés sans sacrifier la qualité de l'inspection.
Le porteur du projet est VITechnology.

Depuis le lancement de Minalogic, 121 projets de recherche & développement ont été retenus et financés à hauteur de 398,7 millions d'euros de financements publics (ANR, FUI, Oseo, collectivités locales, ministère de la recherche). Sur les 47 projets financés dans le cadre du FUI, 28 concernent le domaine des micro-nanotechnologies et 19 le domaine EmSoC.

À propos de Minalogic

Le pôle de compétitivité mondial MINALOGIC anime et structure dans la région Grenoble-Isère, un espace majeur d'innovation et de compétences spécialisées dans la création, la mise au point et la production de produits et services autour des solutions miniaturisées intelligentes pour l'industrie. Il repose sur le mariage des micro-nanotechnologies et du logiciel embarqué. Minalogic s'adresse à tous les secteurs d'activités, y compris traditionnels, et répond à leur recherche de nouvelles valeurs ajoutées enrichissant leurs produits : santé, environnement, mobilité, média, textile, etc....

Le pôle de compétitivité Minalogic est hébergé dans les locaux de Minatec, qui a pour vocation de rassembler sur un même site des acteurs phares de la recherche, de la formation et de l'industrie dans le domaine des micro nanotechnologies. Minalogic est adossé à « l'écosystème grenoblois », reconnu depuis longtemps internationalement et qui articule de manière féconde recherche - formation - industrie, acteurs publics et privés, dans des partenariats efficaces et créatifs de valeur en faveur de l'innovation. Il associe Grands Groupes et PME, centres de recherche et de formation, Etat et collectivités territoriales, dans une dynamique d'innovation et au sein d'une gouvernance participative qui vise, pour les différents partenaires, à développer des synergies, travailler et innover ensemble.

Minalogic en bref :

- 121 projets labellisés (dont l'enveloppe globale représente 1,3 milliard d'euros) et financés à hauteur de 398,7 millions d'euros de financements publics obtenus (ANR, FUI, Oseo, collectivités locales)
- 150 membres, dont 107 entreprises (81% de PME)

Plus d'informations sur www.minalogic.com

Contacts presse - H&B Communication

Marie-Caroline Saro - Tél. 01 58 18 32 44 / 06 70 45 74 37 - mc.saro@hbcommunication.fr
Claire Flin - Tél. 01 58 18 32 53 / 06 82 92 94 47 - c.flin@hbcommunication.fr